



د. نزار سعدي ظاهر الخزرجي

مدير قسم المنظمات العربية والدولية
دائرة البعثات والعلاقات الثقافية - وزارة التعليم العالي والبحث العلمي العراقية
nizar.dahir@scrdiraq.gov.iq



النقاط الرئيسية

- خبرة بحثية وتدرسية خارج العراق تمتد ل 7 سنوات و 10 سنوات داخل العراق وخبرة ادارية تمتد ل 6 سنوات.
- جوائز من عدة مؤتمرات علمية و مجلات دولية محكمة عن البحوث المنشورة.
- استاذ زائر في جامعة دلاوير University of Delaware وخريج برنامج فلبرايت للاستاذ الزائر – الولايات المتحدة
- باحث ما بعد الدكتوراه لمدة ثلاثة سنوات ونصف في جامعة يورك University of York – المملكة المتحدة
- Google Scholar H-index: 10, Scopus H-index: 7
- حاصل على 11 كتاب شكر من وزير التعليم العالي و 15 صادرة من رئيس الجامعة

الشهادات

- الدكتوراه في هندسة الحاسبات و الالكترونك من جامعة نيوكاسل Newcastle University – المملكة المتحدة – 2015م
- الماجستير في هندسة الحاسبات من جامعة النهريين – العراق -2000م
- البكالوريوس في هندسة الحاسبات من جامعة النهريين – العراق -1997م

الخبرة الاكاديمية والبحثية والادارية

1. مدير قسم في دائرة البعثات والعلاقات الثقافية – وزارة التعليم العالي والبحث العلمي
ايلول 2019- حاليا
 - اشغل حاليا منصب مدير قسم المنظمات العربية والدولية في الدائرة
 - مفرغ جزئيا للتدريس و البحث العلمي في جامعة النهريين – كلية هندسة المعلومات
2. تدريسي في جامعة الكوفة – مركز البحث والتاهيل المعلوماتي
نيسان 2017- ايلول 2019
 - رئيس قسم البرمجيات والوب في مركز البحث والتاهيل المعلوماتي
 - معاون علمي ومسؤول عن وضع السياسة البحثية للمركز ومتابعة المشاريع البحثية
 - تدريسي في قسم الهندسة الالكترونية والاتصالات حيث اقوم بتدريس مواد Computer Architecture و FPGA

3. استاذ زائر في جامعة دلاوير - University of Delaware - الولايات المتحدة

2018/09-2018/06

خريج برنامج فلبرايت للاستاذ الزائر الممول بشكل كامل من قبل وزارة خارجية الولايات المتحدة حيث كنت من ضمن 23 تم قبلوهم في البرنامج المذكور من اصل 600 متقدم. تضمن البرنامج ورش عمل عن التعليم وادارة المؤسسات الاكاديمية ومعايشة اكااديمية للتعليم في الولايات المتحدة بالاضافة الى الانخراط في البحث العلمي في قسم الهندسة الكهربائية والحاسوب في جامعة دلاوير.

4. استاذ مشارك وباحث ما بعد الدكتوراه في جامعة يورك - University of York - المملكة المتحدة

2017/04-2014/01

حيث عملت كباحث ما بعد الدكتوراه Post-doc وتدرسي في جامعة يورك ضمن مشروع بحثي ممول بالكامل من مجلس البحث العلمي البريطاني ولمدة 3 سنوات ونصف.

5. باحث و تدرسي في جامعة نيوكاسل - المملكة المتحدة

2014/01-2010/09

حيث قمت وبالإضافة الى دراسة الدكتوراه بالتدريس في قسم الهندسة الالكترونية في جامعة نيوكاسل ل مواد دراسية متعددة ال FPGA ولغات برمجية عدة

6. تدريسي ومسؤول شعبة في جامعة الكوفة

2010/09-2007/11

مدرس مساعد ومسؤول شعبة البرمجيات في مركز البحث والتاهيل المعلوماتي.

7. تدريسي في جامعة النهرين

2007/11-2005/12

مدرس مساعد على ملاك جامعة النهرين- كلية الهندسة-قسم هندسة الحاسبات

البحوث المنشورة

المجلات

1. Dahir N., Karkar A., Palesi M., Mak, T., Yakovlev A., " Power Density Aware Application Mapping in Mesh-Based Network-on-Chip Architecture: An Evolutionary Multi-Objective Approach ", *IEEE Transactions on Computers*, (submitted), Sept., 2020.
2. Ammar Karkar, Nizar Dahir, Ra'ed Al-Dujaily, Kin-Fai Tong, Terrence Mak, Alex Yakovlev; Network-on-Chip Multicast Architectures Using Hybrid Wire and Surface-Wave Interconnects, *IEEE Transactions on Emerging Topics in Computing (TETC)*, vol.PP, no.99, pp.1-1, 2018.

3. Dahir, Nizar S, Mak, Terrence, Xia, Feng, Yakovlev, Alex, Modeling and Tools for Power Supply Variations Analysis in Networks-on-Chip, *IEEE Transactions on Computers*, 63(3), pp. 679-690, 2014, IEEE
4. Dahir, Nizar, Al-Dujaily, Ra'ed, Mak, Terrence, Yakovlev, Alex, Thermal Optimization in Network-on-Chip-Based 3D Chip Multiprocessors Using Dynamic Programming Networks, *ACM Transactions on Embedded Computing Systems (TECS)*, 13(4), pp. 139-164, 2014
5. Dahir, Nizar, Mak, Terrence, Al-Dujaily, Ra'ed Yakovlev, Alex, Highly adaptive and deadlock-free routing for three-dimensional networks-on-chip, *IET Computers & Digital Techniques*, 7(6), 255-263, 2013, IET (2015 PREMIUM BEST PAPER AWARD).
6. Al-Dujaily, Ra'ed, Dahir, Nizar, Mak, Terrence, Xia, Fei, Yakovlev, Alex, Dynamic programming-based runtime thermal management (DPRTM): An online thermal control strategy for 3D-noc systems, *ACM Transactions on Design Automation of Electronic Systems (TODAES)*, 19(1), Article 2, 2013, ACM.
7. Al Abbadi, Nidhal K, Dahir, Nizar, Al-dhalimi, Muhsin A, Restom, Hind, Psoriasis Detection Using Skin Color and Texture Features, *Journal of Computer Science* 6(6), pp. 648-652, 2010 ISSN 1549-3636, USA.
8. Dahir, Nizar, Al-Dujaily, Ra'ed, Mak, Terrence, Yakovlev, Alex, Missailidis, Petros, Physical Design for 3D Integrated Circuits (ch 13) 2015 by CRC Press ISBN 9781498710367. (Invited book chapter)
9. Dahir, Nizar, Hand Gesture Recognition Using Neural Networks and Moment Invariants, *Journal of Kufa for Mathematics and Computer*, 1(2), pp.54 – 62, Oct. 2010.

المؤتمرات

1. Dahir N., Campos P., Trefzer M. Tempesti G., and Tyrrell A.; ,Many-Core Distributed Platform: The Road to Graceful Hardware, *Design Automation Conference DAC 2016*, Austin, TX, June 5-9, 2016. (BEST POSTER AWARD)
2. Pedro Campos, Nizar Dahir, Colin Andrew Bonney, Martin Albrecht Trefzer, Andrew Martin Tyrrell, Gianluca Tempesti; Low-Overhead Asymmetric Frequency Control for On-Chip Network Interconnects VLSI and System-on-Chip (VLSI-SoC), 2017 IEEE/IFIP 25th International Conference on, 2017, Abu Dhabi, IEEE
3. Dahir N., Campos P., Trefzer M. Tempesti G., Tyrrell A.; ,XL-STaGe: A Cross-Layer Scalable Tool for Graph Generation, Evaluation and Implementation, *Embedded Computer Systems: Architectures, Modeling, and Simulation (SAMOS)*, 2016 International Conference on, 2016, IEEE
4. Dahir, Nizar, Campos P., Tempesti G., Trefzer M. and Tyrrell A, Characterisation of Feasibility Regions in FPGAs under Adaptive DVFS, *Processing of the 25th International Conference on Field Programmable Logic and Applications (FPL'15)*, 2015, London, UK, 2015.
5. Indar Sugiarto, Pedro Campos, Nizar Dahir, Gianluca Tempesti, Steve Furber; Task Graph Mapping of General Purpose Applications on a Neuromorphic Platform *Future Technologies Conference (FTC)* , 2017. IEEE
6. Indar Sugiarto, Pedro Campos, Nizar Dahir, Gianluca Tempesti, Steve Furber; Optimized task graph mapping on a many-core neuromorphic supercomputer *High Performance Extreme Computing Conference (HPEC)*, 2017, IEEE
7. Nizar Dahir, Ghaith Tarawneh, Terrence Mak, Ra'ed, Alex Yakovlev, Design and Implementation of Dynamic Thermal-Adaptive Routing Strategy for Networks-on-Chip, *Processing of Parallel, Distributed, and Network-Based Processing (PDP14)*, Euromicro, Torino, Italy, 2014.

8. Haider M. Alrudainy, Andrey Mokhov, Nizar Dahir, Alex Yakovlev, Scalable Physical Model for Nano-Electro-Mechanical Relays, In the proceedings of DAC '14 *The 51st Annual Design Automation Conference (DAC'14)*, San Francisco, CA, USA, 2014.
9. Karkar, AbdelGhani, Dahir, Nizar, Al-Dujaily, Ra'ed, Tong, Kin-Fai, Mak, Terrence, Yakovlev, Alex, Hybrid wire-surface wave architecture for one-to-many communication in networks-on-chip, *Design, Automation and Test in Europe Conference and Exhibition (DATE' 14)*, Dresden, Germany, 2014.
10. Dahir, Nizar, Mak, Terrence, Xia, Fei, Yakovlev, Alex, Minimizing power supply noise through harmonic mappings in networks-on-chip, *Proceedings of the eighth IEEE/ACM/IFIP international conference on Hardware/software codesign and system synthesis (CODES)* , pp. 113-122, Tampere, Finland, 2012.
11. Dahir, Nizar, Al-Dujaily, Ra'ed, Yakovlev, Alex, Missailidis, Petros, Mak, Terrence, Deadlock-free and plane-balanced adaptive routing for 3D networks-on-chip, *Proceedings of the Fifth International Workshop on Network on Chip Architectures (NoCArch)*, pp. 31-36, Vancouver, Canada, 2012.
12. Dahir, Nizar, Mak, Terrence, Yakovlev, Alex, Communication centric on-chip power grid models for networks-on-chip, *Proceedings of the 19th IEEE/IFIP International Conference on VLSI and System-on-Chip (VLSI-SoC)*, pp. 180-183, Hong-Kong, 2011.
13. Haider Alrudainy, Andrey Mokhov, Nizar Dahir, Alex Yakovlev; ,MEMS-Based Power Delivery Control for Bursty Applications, *in Circuits and Systems (ISCAS), 2016 IEEE International Symposium on*, 2016.

الجوائز

- Premium Award for Best Paper in IET Computers & Digital Techniques - Sep 2015, UK
- Best poster award, the Design IP track of DAC '16 The 53rd Annual Design Automation Conference, Austin, Texas, 5-9, Jun, 2016, USA
- Best Paper Award, Iraqi Cultural Attaché Annual Conference on Engineering Sciences- Oct 2011, LONDON, UK
- Second Best Paper Award, Annual Research Conference, School of EEE, Newcastle University - Apr 2013, UK

التقييم في المجلات العالمية

مقيم في عدة مجلات عالمية في من أبرزها:-

1. IEEE Transactions on Computers (Scopus Q1)
2. IEEE Transactions on Circuits and Systems TCAS (Scopus Q1)
3. ACM Transactions on Embedded Computing Systems (Scopus Q2)
4. ACM Transactions on Design Automation of Electronic Systems TODAES (Scopus Q2)
5. IEEE Transactions on Computer Aided Design of Integrated Circuits and Systems TCAD (Scopus Q2)
6. Elsevier Microelectronics Journal (Scopus Q2)
7. IET Computers and Digital Techniques (Scopus Q3)